

Fachhochschule Regensburg

Fachbereich Elektrotechnik / Nachrichtentechnik

Prüfungsfach: **Schaltungstechnik (SC), SS 1999**

Prüfungstermin: 17. Juli 1999 Studiengruppe: E5N

Prüfungsdauer: 90 Minuten (planmäßig: 10.15 - 11.45 Uhr)

Zugelassene Hilfsmittel: Formelsammlung

Aufgabensteller: Prof. Dr. Martin Schubert

Prüfungsteilnehmer/in: (Bitte leserlich in Druckbuchstaben) Sem.: _____

Name: _____

Vorname: _____ MatNr: _____

>>>>> Alle Aufgabenblätter sind als Bestandteil der Lösung mit abzugeben ! <<<<<

Alle zusätzlichen Blätter können nur dann gewertet werden, wenn Sie durch Angabe des Namens, des Datums und der bearbeiteten Aufgabe **eindeutig zuzuordnen** sind !

Maximal erreichbare Punktzahl: 96 Punkte.

Runden Sie Zahlenwerte typischerweise auf drei geltende Ziffern oder auf so viele Ziffern, wie offensichtlich notwendig sind (z.B. $x=0,9997$, wenn das Ergebnis $x<1$ sein muß).

>>>>> Rot ist Korrekturfarbe, bitte keinen Rotstift verwenden ! <<<<<

Weitere Hinweise:

Die Aufgaben sind so aufgebaut, daß Folgefehler nach Möglichkeit vermieden werden. Eine Aufgabe muß nicht in jedem Fall aufgegeben werden, wenn der Faden einmal abreißt.

Kalkuliert wurde ein Zeitbedarf von ca. einem Punkt pro Minute. Verwenden Sie nicht zu viel Zeit für Aufgaben, die nur wenige Punkte bringen.

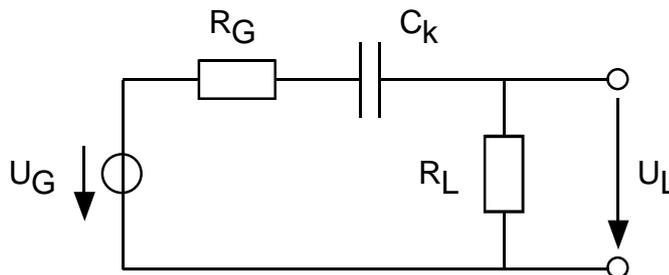
Hinweis zur Korrektur: „FF“ steht für Folgefehler.

Vom Prüfer auszufüllen:	Note:	Datum:	Zeichen:
-------------------------	-------	--------	----------

1 Grundlagen

($\Sigma=5P$)

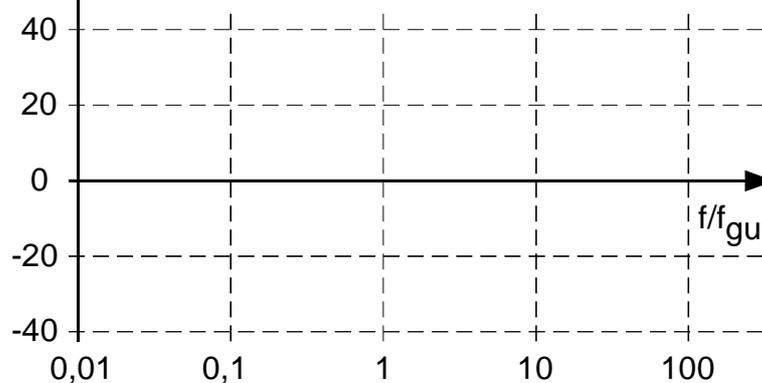
Abbildung 1.1:
Generator mit
Generatorwiderstand,
Koppelkondensator
und Lastwiderstand.



Gegeben seien R_G , R_L und f_{gu} Gemäß Abb. 1.1 Berechnen Sie den Koppelkondensator C_k so, daß ein Pol in f_{gu} entsteht. Die Herleitung muß nachvollziehbar sein. (3P)

Skizzieren Sie das Verhalten der Schaltung nach Betrag und Phase.

(a) $|H(jf)| / \text{dB}$ (1P)



(b) Phase(H(jf)) (1P)

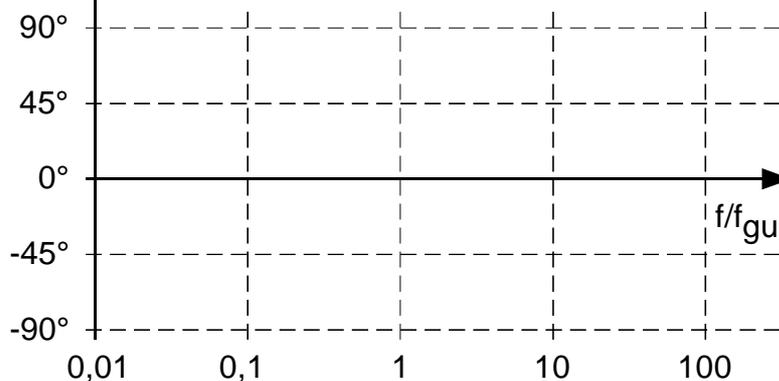


Abbildung 1.2:
Bode-Diagramm:
(a) Betrag und
(b) Phase

2 HF - Verstärker mit Bipolar-Transistor

($\Sigma=54P$)

2.1 Auslegung der bipolaren Schaltung

($\Sigma=46$)

Sie sehen in Abbildung eine Empfängerschaltung. Die Antenne ist als Generator mit Innenwiderstand $R_G=50\Omega$ dargestellt, gefolgt von einer Leitung mit 50Ω Wellenwiderstand. Um Reflexionen auf der Leitung zu vermeiden, muß diese mit einer Last von 50Ω abgeschlossen werden.

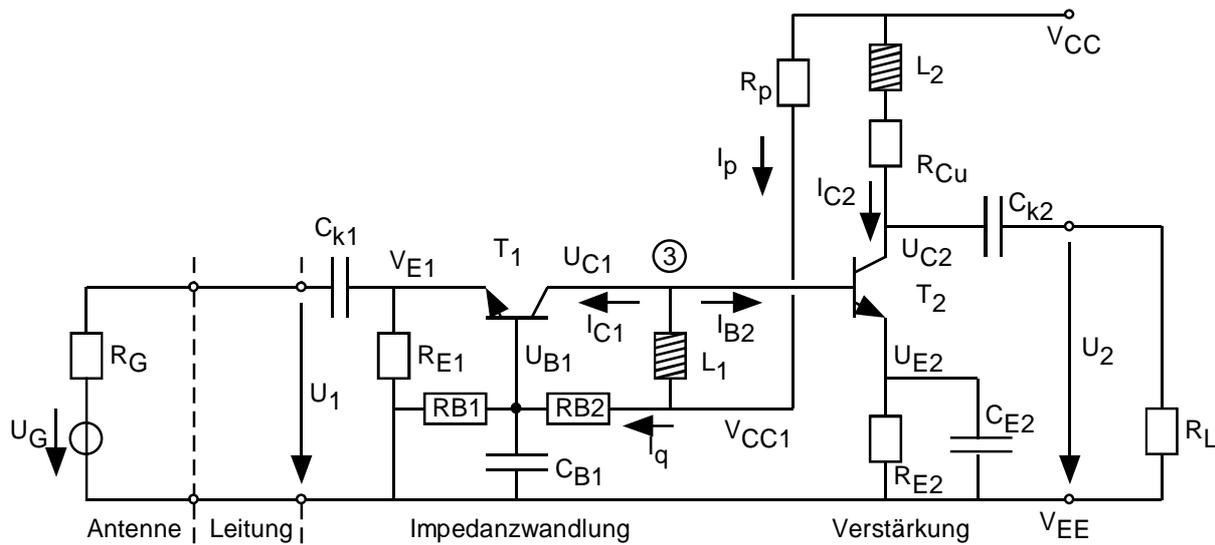


Abbildung 2: HF - Verstärker mit 50Ω Eingangswiderstand

Gegeben:

- Temperatur : $T = 300\text{ K}$, \rightarrow Temperaturspannung : $u_T = 26\text{ mV}$,
- Spannungen + Ströme: $V_{CC} = 5\text{ V}$, $V_{CC1} = 2,2\text{ V}$, $I_{C2a} = 1\text{ mA}$
- Transistor T_1 : $V_{A1} = 52\text{ V}$ (Early-Voltage), $U_{BE1} = 0,67\text{ V}$, $\beta_1 = 130$, $U_{CE,sat,1} = 0,3\text{ V}$
- Transistor T_2 : $V_{A2} = 52\text{ V}$ (Early-Voltage), $U_{BE2} = 0,70\text{ V}$, $\beta_2 = 100$, $U_{CE,sat,2} = 0,3\text{ V}$
- Widerstände : $R_G=50\Omega$, $R_{E1}=100\Omega$, $R_{Cu}=100\Omega$ (= Kupferwiderst. der Indukt. L_{C2})
- Kapazitäten : C_B, C_{k1}, C_{k2} : für die interessierenden AC-Signale ist $X_C = 0\Omega$
- Induktivitäten : L_{C1}, L_{C2} : für die interessierenden AC-Signale ist $X_L \rightarrow \infty$.

In der gesamten Aufgabe sind immer Formel (1P) und Wert (0,5P) anzugeben.

- a) Die Antennenleitung muß mit einem Lastwiderstand von 50Ω abgeschlossen werden. Dazu ist der Eingangswiderstand von T_1 , i.e. $Z_{in,T1}$, angemessen einzustellen. Mit dem Eingangswiderstand liegen auch der Kollektorstrom und die Spannung am Emitter fest. Der Index "a" steht für "im Arbeitspunkt". (Machen Sie die Näherung $I_{C1} = I_{E1} \gg I_{B1}$).

$Z_{in,T1} = 100\Omega$, weil (1,5P)

$I_{C1a} = \dots = \dots \mu\text{A}$ (1,5P)

$U_{E1a} = \dots = \dots \text{mV}$ (1,5P)

- b) Der Querstrom I_q durch die Widerstände R_{B1} , R_{B2} wird auf $I_q = 50 \mu A$ festgelegt. Ist die Faustregel $I_q \geq 10 I_B$ damit erfüllt? O ja O nein

$I_{B1a} = \dots\dots\dots = \dots\dots\dots \mu A \quad (1,5P)$

- c) Berechnen Sie die Widerstände R_{B1} und R_{B2} . U_{B1a} ist auf zwei Dezimalstellen zu runden und der Einfluß von I_{B1} ist zu vernachlässigen.

$U_{B1a} = \dots\dots\dots = \dots\dots\dots V \quad (1,5P)$

$R_{B1} = \dots\dots\dots = \dots\dots\dots K\Omega \quad (1,5P)$

$R_{B2} = \dots\dots\dots = \dots\dots\dots K\Omega \quad (1,5P)$

- d) Wo liegt der Arbeitspunkt V_{C1a} des Kollektors der ersten Stufe?

$U_{C1a} = \dots\dots\dots = \dots\dots\dots V \quad (1P)$

- e) Wie groß ist U_{E2a} ?

$U_{E2a} = \dots\dots\dots = \dots\dots\dots V \quad (1,5P)$

- f) Stellen Sie den geforderten Ruhestrom von $I_{C2a} = 1 \text{ mA}$ ein.

$= \dots\dots\dots = \dots\dots\dots \quad (1,5P)$

- g) Wie groß ist der Basisstrom I_{B2a} der zweiten Stufe im Arbeitspunkt ?

$I_{B2a} = \dots\dots\dots = \dots\dots\dots \mu A \quad (1,5P)$

- h) Bemessen Sie den Widerstand R_p so, daß $V_{CC1} = 2,2 \text{ V}$ wird.

$I_p = \dots\dots\dots = \dots\dots\dots \mu A \quad (1,5P)$

$R_p = \dots\dots\dots = \dots\dots\dots K\Omega \quad (1,5P)$

- i) Wo liegt der Arbeitspunkt U_{C2a} des Kollektors der zweiten Stufe ?

$U_{C2a} = \dots\dots\dots = \dots\dots\dots V \quad (1,5P)$

- j) Bei welcher Spannung $U_{C2,min}$ geht der Kollektor der zweiten Stufe in Sättigung?

$U_{C2,min} = \dots\dots\dots = \dots\dots\dots V \quad (1,5P)$

- k) Wie groß ist die maximale Ausgangs-Amplitude \hat{u}_{C2} der zweiten Stufe?

$\hat{u}_{C2} = \dots\dots\dots = \dots\dots\dots V \quad (1,5P)$

l) Wie groß ist $Z_{in,T2}$, die AC - Eingangsimpedanz der 2. Stufe ?

$$Z_{in,T2} = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

m) Wie groß ist die AC - Ausgangsimpedanz Z_{out2} der zweiten Stufe ?

$$Z_{out,2} = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

n) Wie groß ist der Übertragungsleitwert g_{m2} des Transistors T_2 ?

$$g_{m2} = \dots\dots\dots = \dots\dots\dots \text{ 1}/\Omega \quad (1,5P)$$

o) Wie groß ist die Spannungsverstärkung $A_{V2\infty}$ der zweiten Stufe für $R_L \rightarrow \infty$?

$$A_{V2\infty} = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

p) Welchen gesamten Emitterwiderstand $R_{E,T1}$ 'sieht' der Emitter von T_1 ?

$$R_{E,T1} = \dots\dots\dots = \dots\dots\dots \Omega \quad (1,5P)$$

q) Wie groß ist der Kleinsignalparameter r_{CE1} des Transistors T_1 ?

$$r_{CE1} = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

r) Welche Ausgangsimpedanz $Z_{out,T1}$ gegen Masse 'sieht' man, wenn man in den Kollektor des Transistors T_1 schaut ?

$$Z_{out,T1} = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

s) Wie groß ist Z_3 , die Impedanz des Knotens 3 gegen Masse (auf 2 Dezimalstellen runden)?

$$Z_3 = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

t) Zeigen Sie, daß der Übertragungsleitwert G_{m1} der ersten Stufe $0.01 \Omega^{-1}$ beträgt.

$$G_{m1} = \dots\dots\dots = \dots\dots\dots \text{ 1}/\Omega \quad (1,5P)$$

u) Was folgt daraus für die Spannungsverstärkung der 1. Stufe ?

$$A_{V1} = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

v) Wie groß ist die AC - Spannungsverstärkung $A_{V\infty} = v_2/v_1$ der Schaltung für $R_L \rightarrow \infty$?

$$A_{V\infty} = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

w) Wie groß ist die Kleinsignal-Ausgangsimpedanz der gesamten Schaltung ?

$$Z_{\text{out}} = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5\text{P})$$

x) Wie groß ist die Spannungsverstärkung der gesamten Schaltung für $R_L = 52 \text{ K}\Omega$?

$$A_V(R_L=52\text{K}\Omega) = \dots\dots\dots = \dots\dots\dots \quad (1,5\text{P})$$

y) Wie groß ist die Stromverstärkung der gesamten Schaltung für $R_L = 52 \text{ K}\Omega$?

$$A_I(R_L=52\text{K}\Omega) = \dots\dots\dots = \dots\dots\dots \quad (1,5\text{P})$$

z) Wie groß ist die Leistungsverstärkung der gesamten Schaltung für $R_L = 52 \text{ K}\Omega$?

$$A_P(R_L=52\text{K}\Omega) = \dots\dots\dots = \dots\dots\dots \quad (1,5\text{P})$$

2.2 Berechnung der Kapazitäten bei $R_L=52\text{K}\Omega$ ($\Sigma=8\text{P}$)

Der Verstärker soll eine untere Grenzfrequenz von $f_{\text{gu}}=100 \text{ KHz}$ realisieren. Berechnen Sie die Kapazitäten C_{k1}^* , C_{k2}^* und C_{E2}^* so, daß jede einen Pol in f_{gu} erzeugt. (Formel und Wert!). (6P)

Berechnen Sie nun die drei Kapazitäten C_{k1} , C_{k2} und C_{E2} so, daß sich in f_{gu} eine Dämpfung von -3dB ergibt. Begründen Sie ihr Vorgehen kurz verbal. (2P)

3 Kleinsignalverstärker mit JFET

(Σ=19P)

Abb. 2 zeigt zwei Grundschaltungen einer Verstärkerstufe mit JFET, die sich nur in der Wahl des Drain-Widerstandes unterscheiden: Im Bildteil (a) ist es der Drain-Widerstand R_D , im Bildteil (b) wird R_D durch die Induktivität L_D ersetzt.

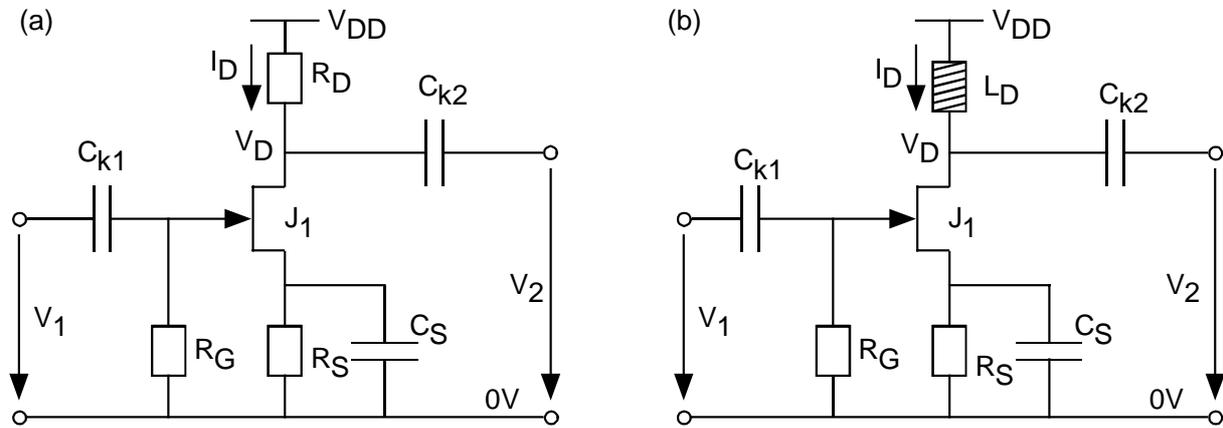


Abbildung 3: JFET - Verstärker: (a) mit Drain-Widerstand und (b) mit Induktivität

Gegeben: $V_T = -2V$, $I_{DSS} = 10 \text{ mA}$, $\lambda = 0,02 \text{ V}^{-1}$, $V_{DD} = 5 \text{ V}$, $I_D = I_{Da} = 2,5 \text{ mA}$

3.1 JFET - Verstärkerstufe mit Drain-Widerstand

(Σ=11P)

Drücken Sie im Folgenden alle Formeln als Funktion des gegebenen Argumentes aus.

a) Wie groß ist die Gate-Source-Spannung V_{GS} des JFETs ?

$V_{GS}(I_D) = \dots\dots\dots = \dots\dots\dots \text{ V} \quad (1,5P)$

b) Wie berechnet sich der Source-Widerstand R_S als Funktion von V_{GS} ?

$R_S(V_{GS}) = \dots\dots\dots = \dots\dots\dots \Omega \quad (1,5P)$

c) Wie groß ist der Übertragungsleitwert g_m des JFETs ?

$g_m(I_D) = \dots\dots\dots = \dots\dots\dots \text{ mS} \quad (1,5P)$

d) Es sei der Arbeitspunkt $V_{Da} = \frac{1}{2}(V_{DD} + |V_T|)$. Wie groß ist der Drain-Widerstand R_D ?

$V_{Da} = \dots\dots\dots = \dots\dots\dots \text{ V}$

$R_D(I_D) = \dots\dots\dots = \dots\dots\dots \Omega \quad (1,5P)$

e) Wie groß ist die Ausgangsimpedanz Z_{out} der Schaltung ? (Es gelte die Näherung $r_{DS} \gg R_D$.)

$Z_{out}(R_D) = \dots\dots\dots = \dots\dots\dots \Omega \quad (1,5P)$

f) Wie groß ist die Spannungsverstärkung $A_{V\infty}$ dieser Stufe für $R_L \rightarrow \infty$?

$$A_{V\infty}(g_m, Z_{out}) = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

g) Drücken Sie die Spannungsverstärkung $A_{V\infty}$ dieser Stufe für $R_L \rightarrow \infty$ als Funktion des Drain-Stromes I_D aus (nur Formel).

$$A_{V\infty}(I_D) = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

h) Folgerung: Wenn wir $A_{V\infty}$ darstellen als $A_{V\infty} = \text{const} \cdot (I_D)^x$, dann ist $x = \dots\dots\dots$ (0,5P)

3.2 JFET - Verstärkerstufe mit Drain-Induktivität (Σ=8P)

Wir ersetzen in obiger Schaltung den Widerstand R_D durch die Induktivität L_D .
Es gelte $X_L = \omega L_D \rightarrow \infty$. Neu berechnet werden nur die Größen, die sich ändern.

a) Wo liegt nun der Arbeitspunkt V_{Da} der Schaltung ?

$$V_{Da}(I_D) = \dots\dots\dots = \dots\dots\dots \text{ V} \quad (1,5P)$$

b) Wie groß ist der Kleinsignal-Widerstand r_{DS} ?

$$r_{DS}(I_D) \cong \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

c) Wie groß ist der Kleinsignal-Ausgangs impedanz der Schaltung ?

$$Z_{out}(r_{DS}) = \dots\dots\dots = \dots\dots\dots \text{ K}\Omega \quad (1,5P)$$

d) Wie groß ist die Spannungsverstärkung $A_{V\infty}$ dieser Stufe für $R_L \rightarrow \infty$?

$$A_{V\infty}(g_m, Z_{out}) = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

e) Drücken Sie die Spannungsverstärkung $A_{V\infty}$ dieser Stufe für $R_L \rightarrow \infty$ als Funktion des Drain-Stromes aus (nur Formel).

$$A_{V\infty}(I_D) = \dots\dots\dots = \dots\dots\dots \quad (1,5P)$$

Folgerung: Wenn wir $A_{V\infty}$ darstellen als $A_{V\infty} = \text{const} \cdot (I_D)^x$, dann ist $x = \dots\dots\dots$ (0,5P)

4 Rückgekoppelte Systeme

($\Sigma=18P$)

4.1 Allgemeines

($\Sigma=6P$)

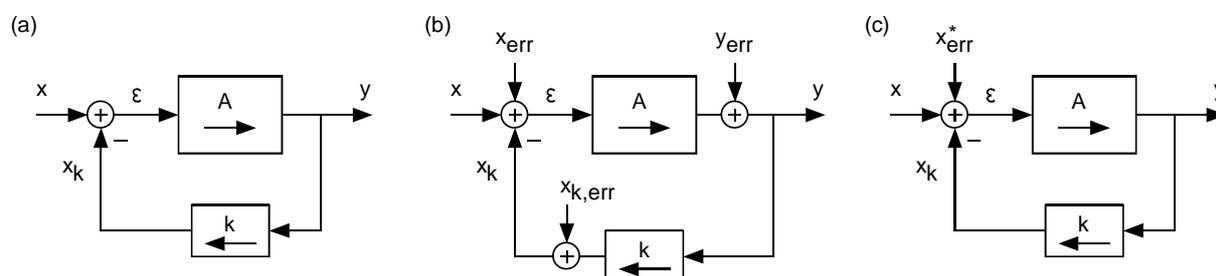


Abbildung 4.1: Regelsystem: (a) ideal, (b) mit Fehlerquellen, (c) alle Fehlerquellen zusammengefaßt in äquivalenten Eingangsfehler x_{err}^* .

Abb. 4.1(a) zeigt das Modell eines idealen Regelsystems. Zeigen Sie, daß die Übertragungsfunktion des gesamten Systems gegeben ist mit $A^* = A / (1 + kA)$. Gegen welchen Limes strebt diese Funktion für $A \rightarrow \infty$? (3P)

In Abb. 4.1(b) werden in das ideale System die Fehlerquellen x_{err} , y_{err} und $x_{k,err}$ bzw. $X_{err}(s)$, $Y_{err}(s)$ und $X_{k,err}(s)$ eingefügt. Abb. 4.1(c) faßt alle Fehlerquellen in einem äquivalenten Eingangsfehler $X_{err}^*(s)$ zusammen, so daß $Y(s) = A^*(s) \cdot (X(s) + X_{err}^*(s))$. Geben sie das Modell für $X_{err}^*(s)$ sowie dessen Limes für $A(s) \rightarrow \infty$ an. (2P)

Welche der Fehlerquellen x_{err} , y_{err} , $x_{k,err}$ lassen sich durch eine hohe Verstärkung $A(s)$ unterdrücken, welche sind durch hohe Verstärkung nicht eliminierbar? (1P)

4.2 Anwendungsbeispiel

($\Sigma=12P$)

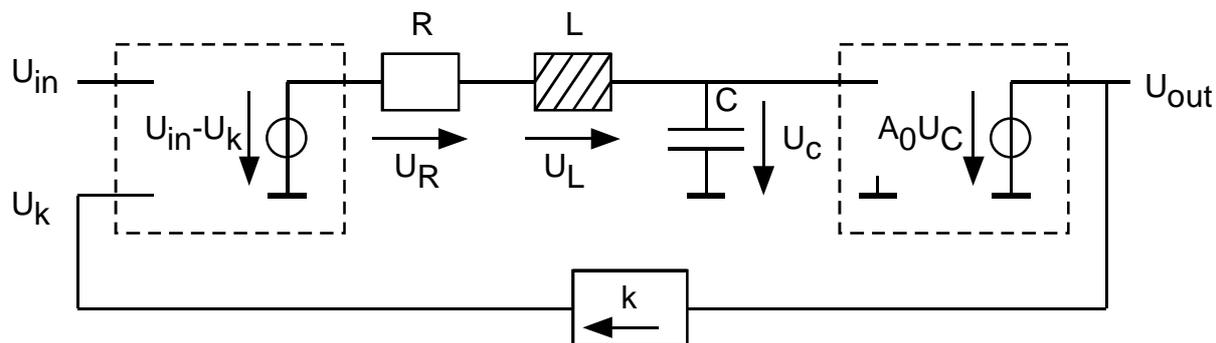


Abbildung 4.2: Schaltkreis mit Rückkopplung.

Welche Dimension hat A_0 in dem mit Spice simulierbaren Schaltkreis der Abb. 4.2? (1P)

.....

Welche Dimension hat k im elektrischen Analogiemodell der Abb. 4.2? (1P)

.....

Berechnen Sie die Übertragungsfunktion $A(s) = f(R, L, C, A_0)$ in Abb. 4.2.
Hinweis: $A(s)$ ist nicht $A^*(s)$! (2P)

Stellen Sie die Übertragungsfunktion $A^*(s)$ des gesamten Systems als Funktion von R, L, C, k, A_0 auf. (2P)

Berechnen sie die Pole $s_{p_{1,2}}$ des Systems $A(s)$ als Funktion von R, L, C . (2P)

Berechnen Sie den Widerstandswert $R = R_{ap}$ als Funktion von R, L, C , für den $U_{out}(t)$ des unregulierten Systems $A(s)$ mit dem aperiodischen Grenzfall auf einen Sprung von $U_{in}(t)$ reagiert. ("Ungeregelt" ist das System bei $k=U_k=0$.) (1P)

Berechnen sie die Pole $s_{p_{1,2}}^*$ des Systems $A^*(s)$ als Funktion von L, C, k, A_0 . (2P)

Berechnen Sie den Widerstandswert $R = R_{ap}^*$ als Funktion von L, C, k, A_0 , für den $U_{out}(t)$ in Abb. 4.2 mit dem aperiodischen Grenzfall auf einen Sprung von $U_a(t)$ reagiert. (1P)